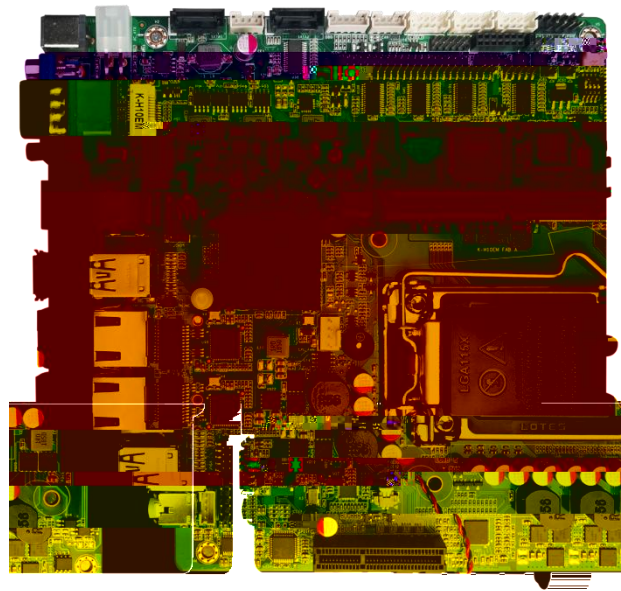


使 产品之前 产品 书

K-H1OEM 主 书

: v1.0



---

Version	Changelist	Date

意事  
产品  
产品  
主  
主 尺寸图  
实 口介  
主 图  
主 图  
主 斤 图  
功 定义  
丝 分 图  
口 与 定义  
和  
常 功  
其 功

## 意事

商 所 及 商 与 名 归 其 所 公 所 。

意 使 前， 先 书， 免 作 导 产 品 坏；  
将 产 品 在  $^{\circ}\text{C}$  工 作  $^{\circ}\text{C}$ ， 下， 以 免 因  
冷、 或 导 产 品 坏；  
勿 将 产 品 强 磁， 以 及 在 作 之 前 对 产 品  
作；  
在 外 卡 或 之 前， 先 关 ；  
保 外 入 为 或 ， 以 免 成 主 坏；  
对 主 产 品 、 我 对 所 导 后  
不 ；

## 产品

感谢您 K-H10EM 主机！

基于 六 处 平台， 。主 尺寸  
，  
主 备 个 ， 大 为 ；  
、 口， 口 出； 口  
和 前 ， 并 功 叭 口； 成 个  
口， 个 卡 口； 成 个 千 兆 口， 个 ， 以 及 个 准  
口， 并 个 卡 座， ； 成 个 口，  
其中 个 为 ； 成 个 口， ； 口、  
； 主 供 。

主 ：

- ★ 基于 处 平台；
- ★ ， 出 和 多 屏 ；
- ★ 口 丰 富， ；
- ★ 主 尺 寸 ；

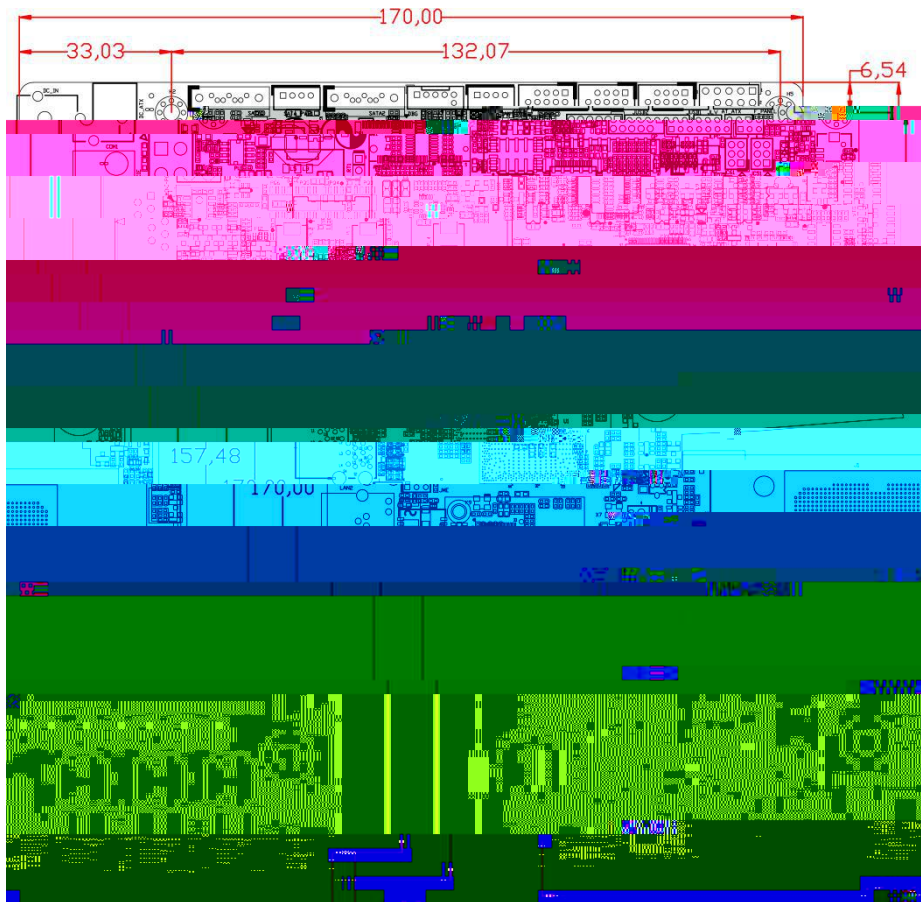
## 产品

### 主

处 器	封 处 器 或
内	单 ， 大
	① 双 座
	— 应
	座； 一双
	准 卡 口； ；
	串口②
其	， ； ； ； ③ 准 ， ；
口	器 ， 入
主	
作	
工作	度： °C 度：

备 ：

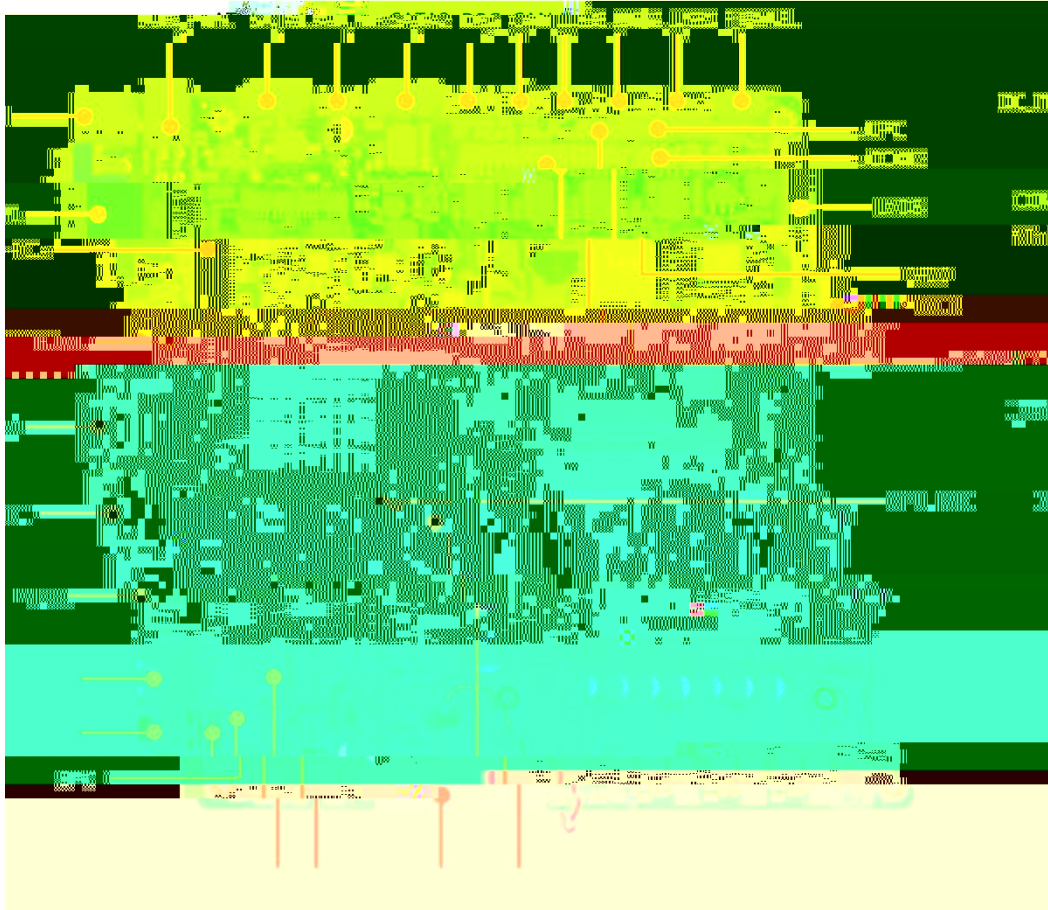
# 主 尺寸图



意：图中尺寸单位为

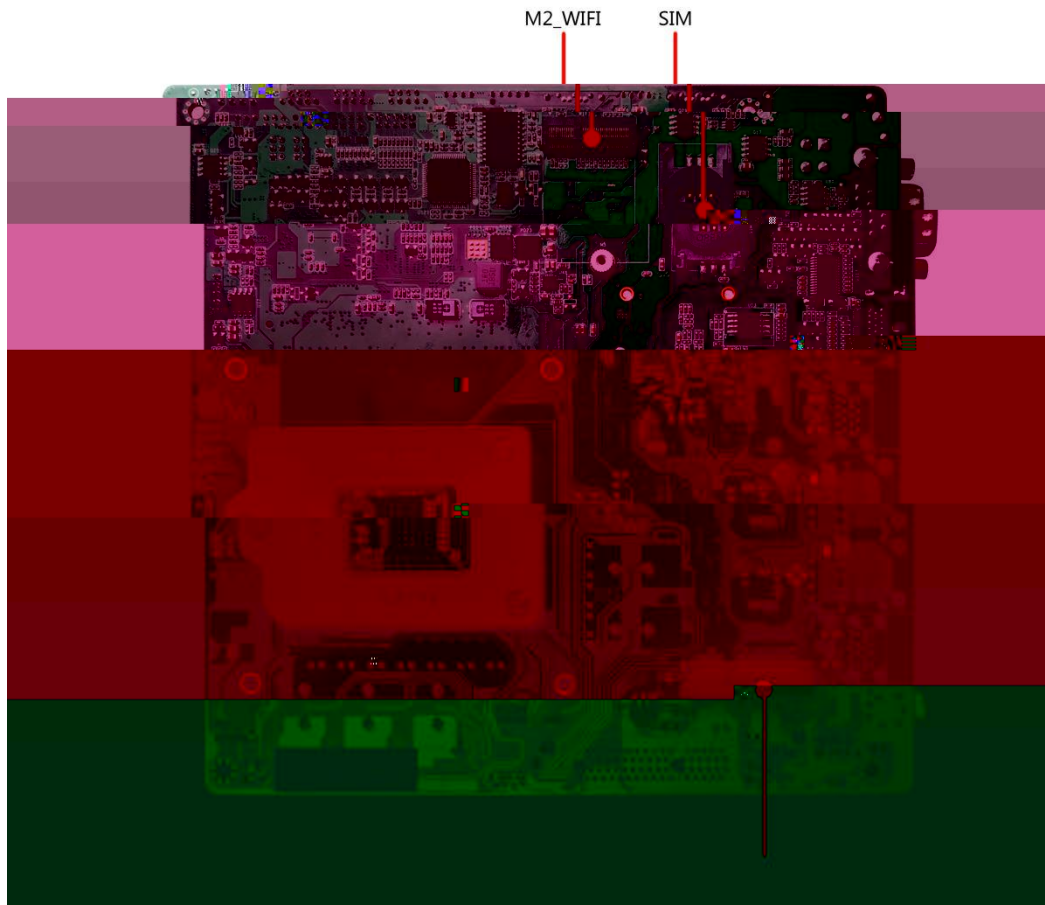
# 实 口介

## 主 图



## 主 图

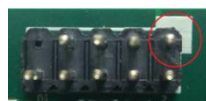




主 后 图




**意：**主 上 中 始 式 为 ；  
主 为 。





丝

丝	
	出口
	前 (含 )
	功 叭
	出口
	准 双层
	准 双层
	双
	双
	双
	千兆 口
	千兆 口
	准 出口
	准 出口[1]
	出
	器 头
	卧式 入口
	保 [2]
	[3]
	供
	口
	单元 口
	双 位 口
	变器 ( )
	屏 压 ( )
	分 开关
	主 一开关、复位
	上
	供
	准 口
	准 口
	准全
	准全
	准全
	卡
	准
	公座 串口
	串口
	串口 ( )

	
	器
	可            入    出
	口


备  :

- [1]    口与            口共 后 位 ，            出。
- [2]            态上 开 ，            定 可            。
- [3]            可            信息。

口 与 定义

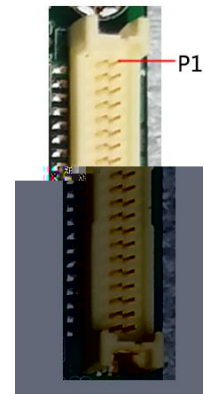
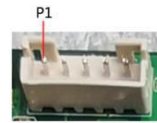
JP/CN	pin#	Signal	pin#	Signal	Remark
F_Panel					: 开关 : 启
JP/CN	pin#	Signal	pin#	Signal	Remark
JUSB1 JUSB2 JUSB3					
JP/CN	pin#	Signal	pin#	Signal	Remark
SPK					
JP/CN	pin#	Signal	pin#	Signal	Remark
F_AUDIO					
JP/CN	pin#	Signal	pin#	Signal	Remark
SPDIF					
JP/CN	pin#	Signal	pin#	Signal	Remark
SATA_PWR					
JP/CN	pin#	Signal	pin#	Signal	Remark
JVGA					

主 定义 2

JP/CN	pin#	Signal	pin#	Signal	Remark
DC_ATX					
JP/CN	pin#	Signal	pin#	Signal	Remark
JCOM2					
JP/CN	pin#	Signal	pin#	Signal	Remark
JCOM3-6					
JP/CN					

主 定义 3

JP/CN	pin#	Signal	pin#	Signal	Remark
JC51					: 信号
JC61					: 出
					: 出
JP/CN	pin#	Signal	pin#	Signal	Remark
JLV					: 屏 压
					: 屏 压
					: 屏 压
JP/CN	pin#	Signal	pin#	Signal	Remark
IVCN					
JP/CN	pin#	Signal	pin#	Signal	Remark



⊗ ^i zdyì =

信号二 一

也





在开机时，按下 **<F2>** 键可进入 BIOS 设置程序，  
 按下 **F10** 或 **<Save & Exit>** 键保存当前设置并退出。

### 和

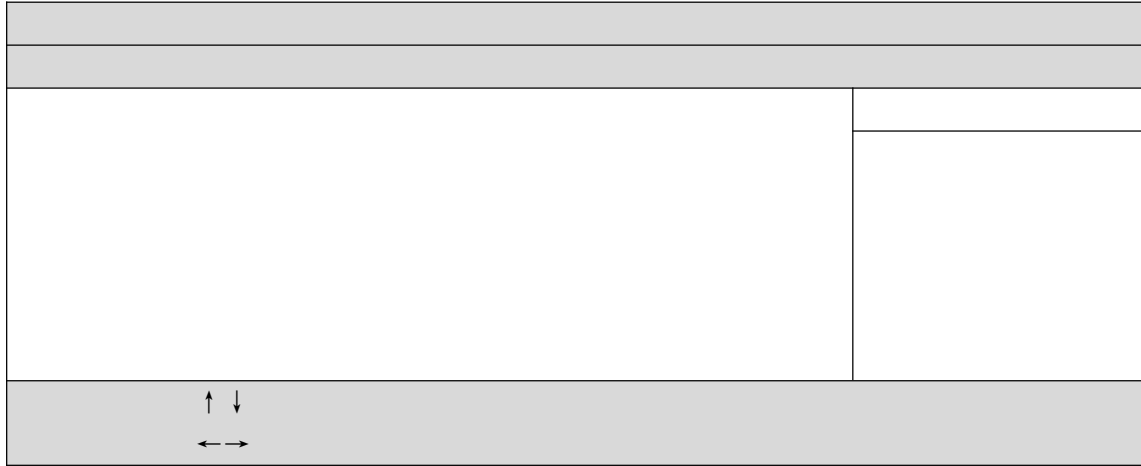
当进入 BIOS 设置程序后，所显示的一个选项就可以进行设置和修改，如下所示：

↑ ↓ ← →	

：           ；  
 ：           。

## 常 功

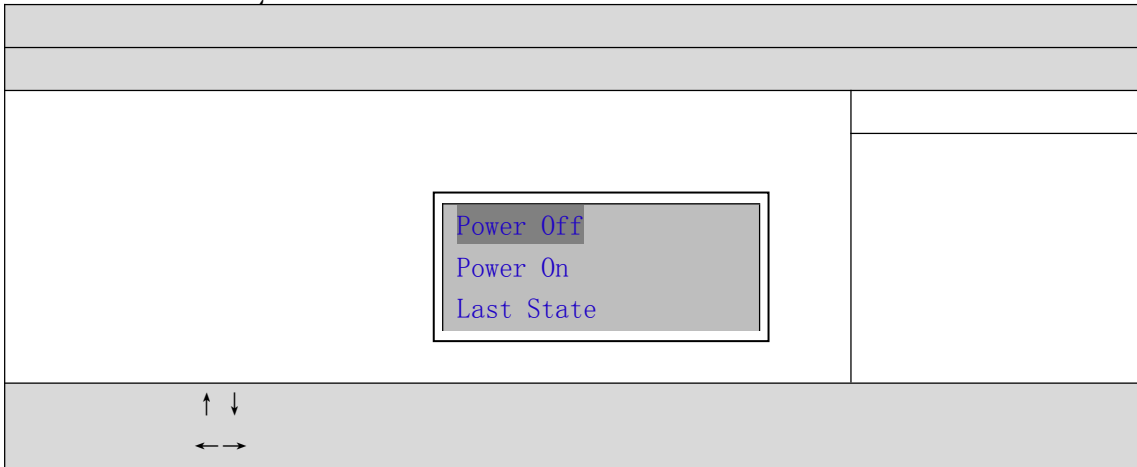
入 ， → 如下图所示：



- ： “ ” 启 屏， 否 ；
- ： 优先 出 口；
- ： 二屏优先 出 口；
- ： 屏幕 亮度 分 。

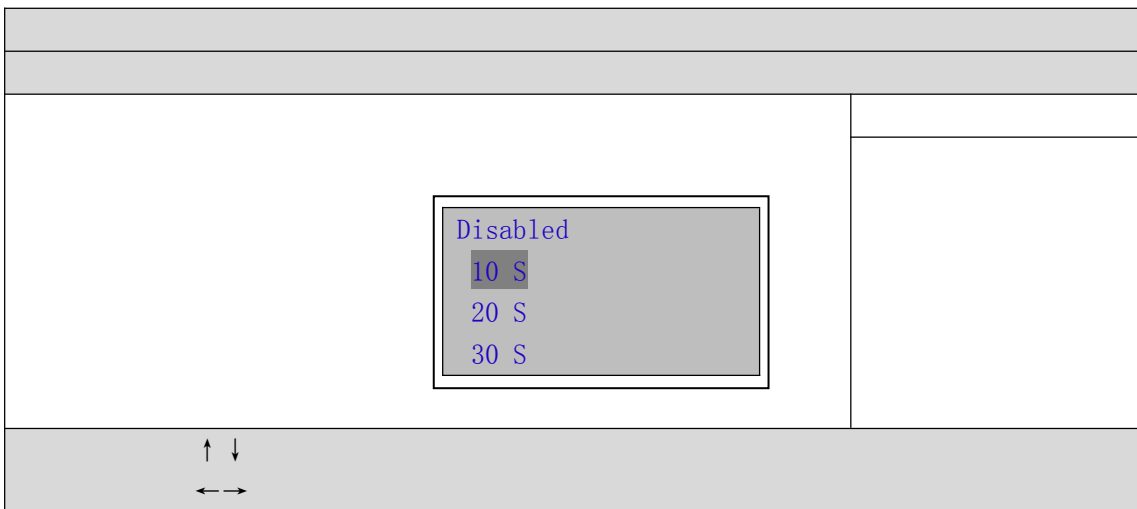
2 开

入 ， → ， 对 ，  
“ ” 启 开 功 ， 为 “ ” ， 关 开 功 。



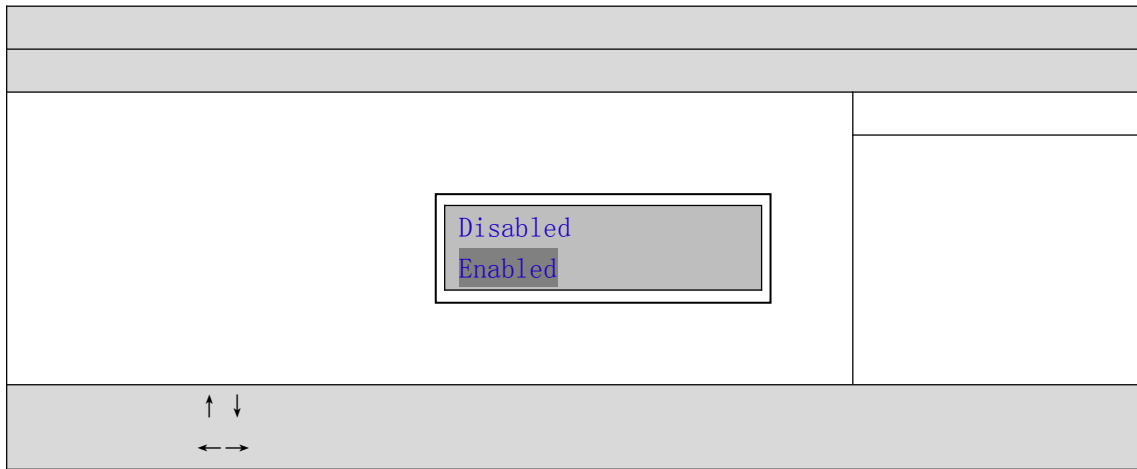
3.

入 ， → ， 已 ， 对  
关 ， 如下图所 ：

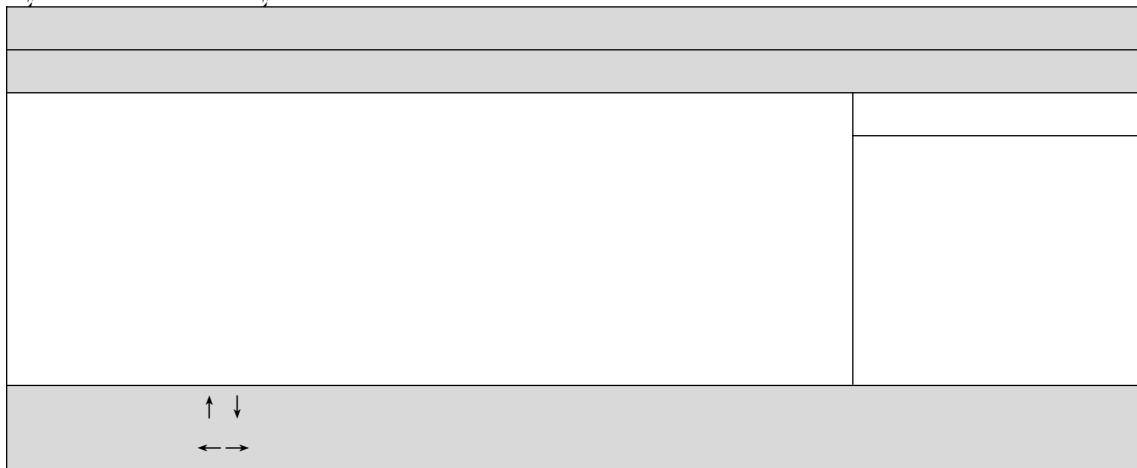


#### 4 定 开 功

入 ， 将 值 为 “ ” 之 后 ， 可 已 ， 定 开 ， 如 下 图 所 ：

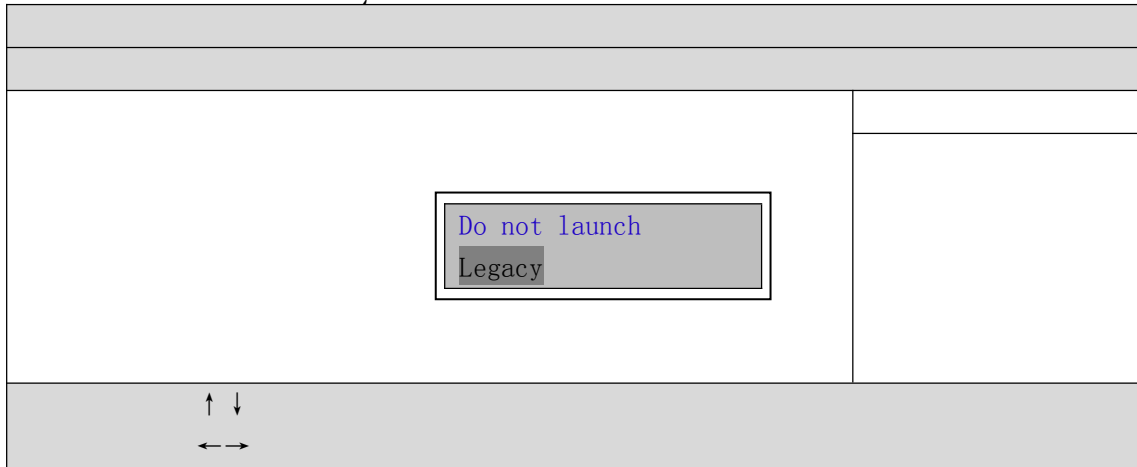


分 开 分 ， 如

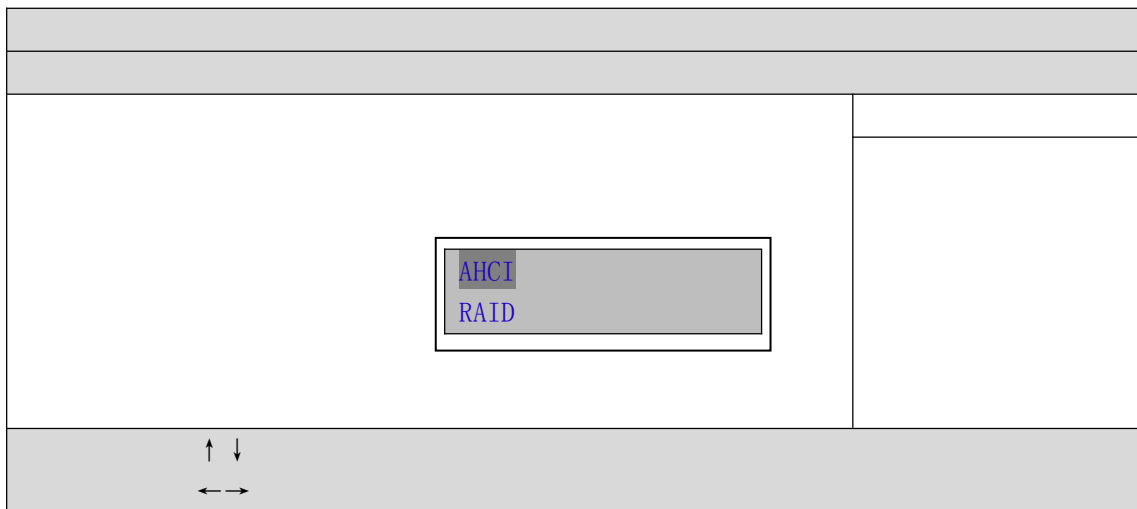


备 定 后 ， 天 个 ， 主 会 开

5. PXE 启动功能 (启动) 进入 , 将值  
成 “ ”, 完成启动功能, 如下所示:

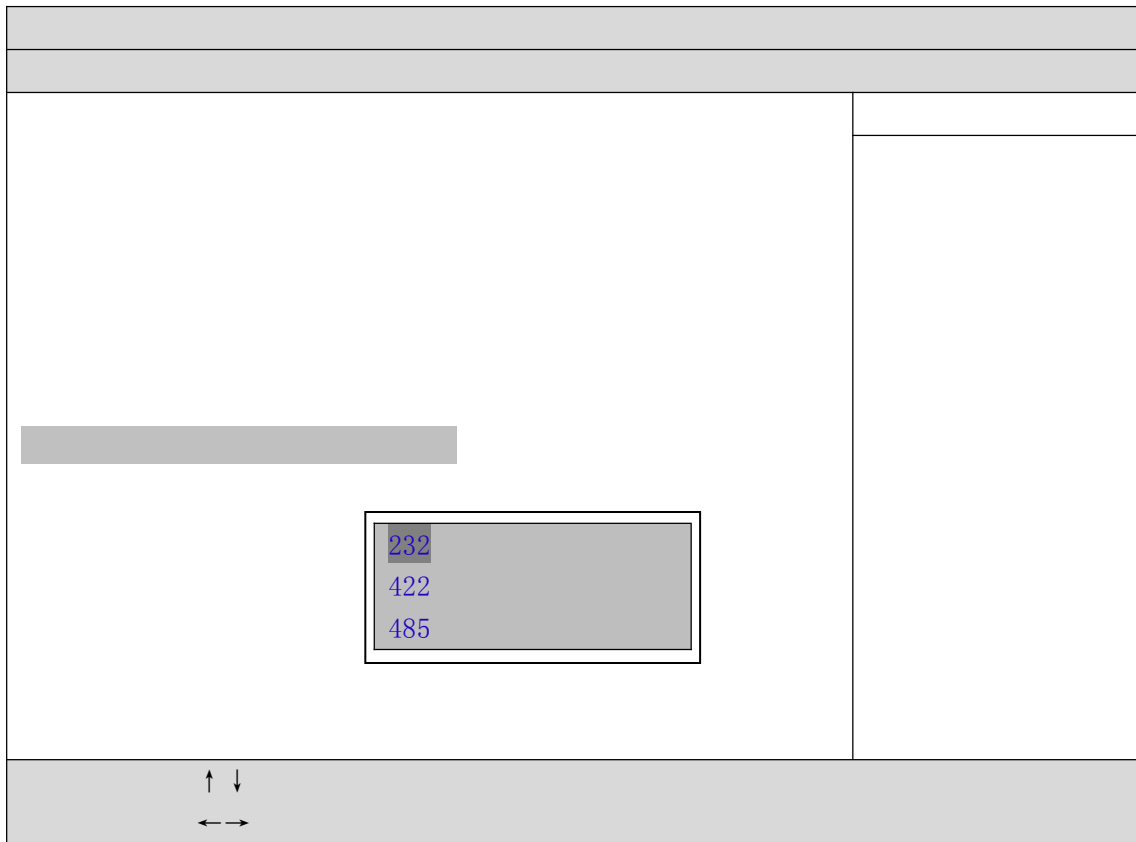


6. SATA HDD 模式 进入 中, 对  
, 如下所示:



7.COM1&2 RS232/422/485

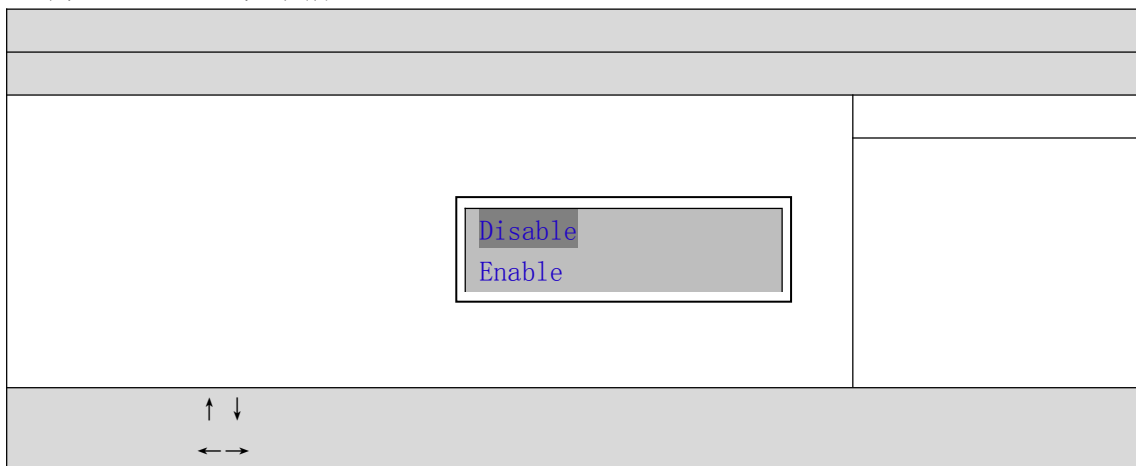
入 ， 弹 中 ， 如下所 :



备 : 串口 与以上串口 作

8.bios 关 bios 保 功

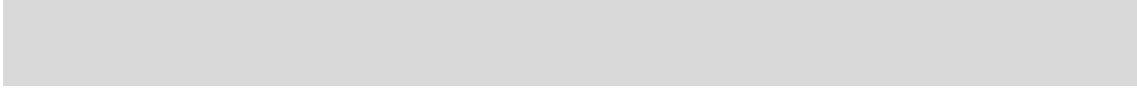
， 先 保 功 关 ， 具体 :  
入 ， 将  
为 “ ” ， 如下所 :



## 其 功

1.boot 功

入 中, , 入后, 启 序, 如下所 :

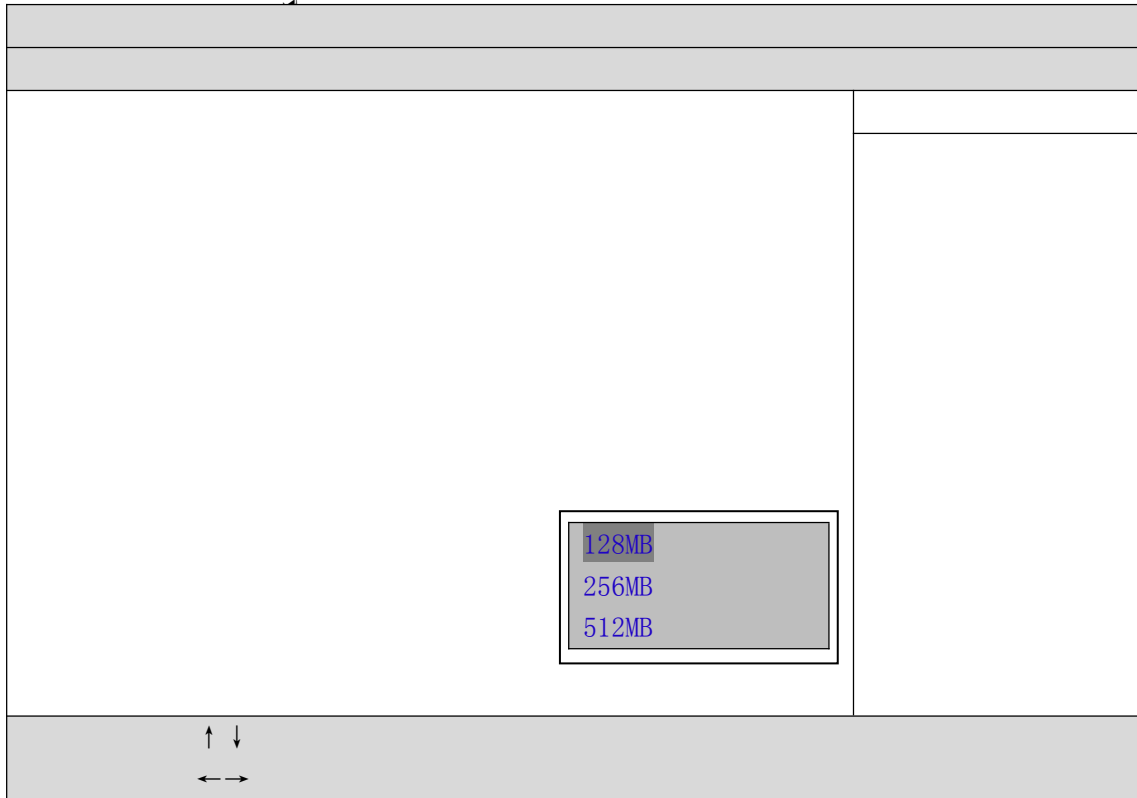


:



2. 共享功  
入

, 功, 如下所:



备: “ , 大可共享 (使 内容 为 以上 ) 于图形处



3 度/ 压和 FAN 侦 侦  
入 → , 入 , 可  
以 关侦 值, 如下所 :



4 密码功能

在登录过程中，输入用户名和密码，输入后，用户名和密码，如下所示：

The diagram shows a rectangular login form with a light gray header and footer. The main area is white and divided into two columns. The left column contains a button labeled 'Create New Password' with a small minus sign below it. The right column is empty. The footer contains four arrows: two pointing up and down, and two pointing left and right.

5.优化保功  
入 中, , 优化保 , 如下所 :

